

504P0741W000

(19)日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平7-95090

(43)公開日 平成7年(1995)4月7日

(51)Int.Cl.
H03M 7/00
H04N 7/32
11/04

識別記号 庁内整理番号
8842-5J
Z 7337-5C

F I

H04N 7/137

技術表示箇所

Z

審査請求 有 請求項の数 10 書面 (全8頁)

(21)出願番号 特願平6-213120
(22)出願日 平成6年(1994)8月4日
(31)優先権主張番号 9301358
(32)優先日 1993年8月4日
(33)優先権主張国 オランダ(NL)

(71)出願人 591104918
コニンクリジケ ピーティーティー ネー
ダーランドエヌ ブイ
KONINKIJK PTT NEDE
RLAND NEAMLOZE VENN
OOTSHAP
オランダ国 9726 エイシー グロー
ニゲン ステーションズウェー 10
(74)代理人 弁理士 斎藤 武彦

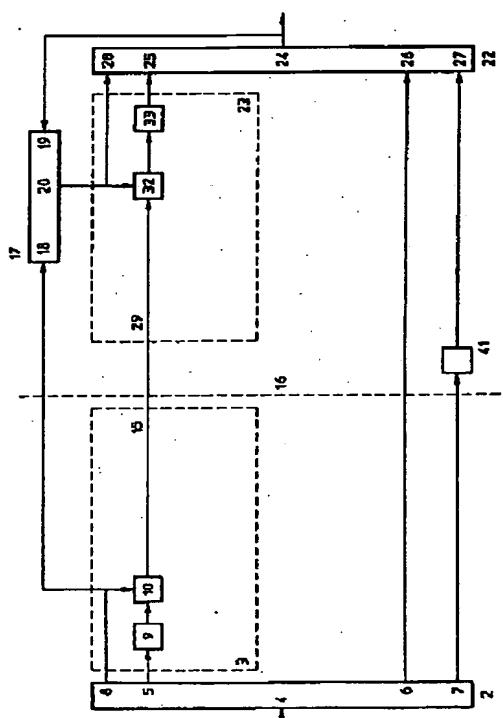
最終頁に続く

(54)【発明の名称】トランスコーディング装置

(57)【要約】

【目的】計算がかなり減少されるトランスコーディング装置を提供する。

【構成】圧縮ビデオ信号用の周知のトランスコーダはデコーダとこれに結合されるコーダとより成り、それら間にデータ信号が送信される。圧縮ビデオ信号は所謂差ピクチャーと通常ピクチャーとより成るため、デコーダとコーダは共に、差ピクチャーをデコード、コードするのに利用されるが通常ピクチャーをデコード、コードするには利用されないフィードバックループを有する。たとえば、コーダのフィードバックに存在する予測手段(運動補償と運動推定)のため、コーダで多くの計算を行わねばならない。所要の計算は、本発明によるトランスコーダにおいてデータ信号に加え1つ以上の情報信号を相伴って送信することによりかなり減少され、完全なデコーディングと完全なコーディングは行わない。



1

【特許請求の範囲】

【請求項1】 第1符号化ビット流れを受入れ、第1符号化ビット流れを少なくとも1つのデータ信号に変換するデコーディング部を備え、さらに少なくとも1つのデータ信号を受入れ、少なくとも1つのデータ信号を第2符号化ビット流れに変換するコーディング部を備えるトランスコーディング装置であって、デコーディング部とコーディング部の間に位置して、少なくとも1つのデータ信号を搬送する結合器を有するトランスコーディング装置において、トランスコーディング装置は、デコーディング部とコーディング部の間に位置して少なくとも1つの情報信号を搬送するもう1つの結合器を有することを特徴とするトランスコーディング装置。

【請求項2】 デコーディング部は、データ信号を発生するデータ再処理手段と、第1符号化ビット流れを受入れる入力を有し、データ再処理手段に結合される第1出力を有しさらに情報信号を発生する第2出力を有するデマルチプレキシング手段とを備え、

コーディング部は、データ信号を受信するデータ処理手段と、データ処理手段に結合される第1入力を有し、情報信号を受信する第2入力を有しさらに第2符号化ビット流れを発生する出力を有するデータ処理手段とを備え、結合器はデータ再処理手段とデータ処理手段との間に配置され、もう1つの結合器はデマルチプレキシング手段の第2出力とマルチプレキシング手段の第2入力との間に配置される請求項1記載のトランスコーディング装置。

【請求項3】 データ再処理手段は、第2出力に結合される制御入力を備え、データ処理手段は第2入力に結合される制御入力を備える請求項2記載のトランスコーディング装置。

【請求項4】 データ再処理手段はデコーディング手段と逆量子化手段とを備え、データ処理手段はもう1つの量子化手段とコーディング手段とを備える請求項2または3記載のトランスコーディング装置。

【請求項5】 データ再処理手段はフィードバックループに配置される逆変換手段と予測手段とを備え、データ処理手段は、もう1つの逆量子化手段ともう1つの逆変換手段とを内蔵するフィードバックループに配置されるもう1つの変換手段ともう1つの予測手段とを備える請求項4記載のトランスコーディング装置。

【請求項6】 情報信号は量子化制御信号であり、第2出力は量子化制御信号出力で、第2入力は量子化制御信号入力である請求項2、3、4または5記載のトランスコーディング装置。

【請求項7】 情報信号はベクトル信号であり、第2出力はベクトル出力であり、第2入力はベクトル入力であ

る請求項2、3、4または5記載のトランスコーディング装置。

【請求項8】 情報信号はモード信号であり、第2出力はモード出力であり、第2入力はモード入力である請求項2、3、4または5記載のトランスコーディング装置。

【請求項9】 情報信号はベクトル信号とモード信号となりなり、第2出力はベクトル出力とモード出力となりなり、第2入力はベクトル入力とモード入力となりなる請求項2、3、4または5記載のトランスコーディング装置。

【請求項10】 情報信号は量子化制御信号と、ベクトル信号とモード信号となりなり、第2出力は量子化制御信号出力と、ベクトル出力とモード出力となりなり、第2入力は量子化制御信号入力と、ベクトル入力とモード入力となりなる請求項2、3、4または5記載のトランスコーディング装置。

【発明の詳細な説明】

【0001】

20 【産業上の利用分野】 本発明は、第1符号化ビット流れを受入れ、第1符号化ビット流れを少なくとも1つのデータ信号に変換するデコーディング部を備え、さらに、少なくとも1つのデータ信号を第2符号化ビット流れに変換するコーディング部を備えるトランスコーディング装置において、デコーディング部とコーディング部の間に位置し、少なくとも1つのデータ信号を搬送する結合器を有するトランスコーディング装置に関する。

【0002】

30 【従来の技術】 デコーディング部がデコーダにより形成され、コーディング部がコーダにより形成される、このようなトランスコーディング装置は一般に周知である。デコーダは、ビット流れをデコードすることにより、圧縮ビデオ信号を表す被受信第1符号化ビット流れを、データ信号に変換する。コーダは、たとえば、他の標準に従いまたはビット率を減少するだけによって、データ信号をコーディングすることによって、この被受信データ信号を、他のビデオ信号を表す第2符号化ビット流れに変換する。デコーダとコーダの間に、本質的に非符号化状のビデオ信号を表すデータ信号を搬送する結合器が設けられる。

40 【0003】 圧縮ビデオ信号は所謂差ピクチャーと通常ピクチャーととなりなるため、デコーダとコーダは共に、差ピクチャーをデコード、コーディングするのに利用されるが、通常ピクチャーをデコード、コードするには利用されないフィードバック・ループを有する。たとえば、コーダのフィードバック・ループに存在する予測手段（運動補償と運動推定）のため、コーダで多くの計算を行わねばならない。

50 【0004】 このような周知のトランスコーディング装

3

置はとりわけ、たとえばコーディング部で多くの計算を行わねばならないという欠点がある。

【0005】

【発明が解決しようとする課題】本発明の目的は、とりわけ、所定の計算がかなり減少される、頭記形式のトランスコーディング装置を提供することにある。

【0006】

【課題を解決するための手段】この目的のため、本発明によるトランスコーディング装置は、デコーディング部とコーディング部の間に位置し少なくとも1つの情報信号を搬送する、もう1つの結合器を有することを特徴とする。

【0007】デコーディング部とコーディング部の間に、情報信号を搬送するもう1つの結合器を設けたため、情報信号に存在する情報はデコーディング部でデータ信号と組合せる必要がなくなり、さらに情報信号に存在する情報はデコーディング部で完全に計算する必要がなくなる。同時に、完全なデコーディングはデコーディング部で行わず、さらに完全なコーディングはコーディング部で行わないで計算の経済化となる。

【0008】本発明は、とりわけ、一定の作動はデコーダで行い、対応の逆作動はコードで行い、デコーダとコードが互いに結合される場合にはこれら作動の合計が排除できるという、見識にもとづいている。この場合、デコーダでなくデコーディング部を、またコードでなくコーディング部を述べる必要があるのは、完全なデコーディングとコーディングは行わず、デコーディング部とコーディング部の間に搬送されるデータ信号は本質的に非符号化状のビデオ信号を表すが、結合器を経てデコーディング部とコーディング部の間に搬送されるデータ信号は、もう1つの結合器を経てデコーディング部とコーディング部の間に搬送される情報信号と一緒に、なおある程度符号化される他の形式のビデオ信号を表すためである。

【0009】もちろん、たとえば、デコーディング部に配置されるマルチプレクサーによりデータ信号と情報信号をマルチブレックスし、コーディング部に配置されるデマルチプレクサーによりデマルチブレックスする結果、一方の結合器ともう1つの結合器は同じでよい。しかし、本発明によるトランスコーディング装置の主要な特徴は、デコーディング部とコーディング部の間に搬送されるデータ信号は情報信号と一緒に、なおある程度符号化される他の形式のビデオ信号を表し、一方、上記一般に周知のトランスコーディング装置において、デコーダとコードの間に搬送される他のデータ信号は非符号化状のビデオ信号を表す。

【0010】本発明によるトランスコーディング装置の第1実施例において、デコーディング部は、データ信号を発生するデータ再処理手段と、第1符号化ビット流れを受入れる入力を有し、データ再処理手段に結合される

4

第1出力を有しさらに情報信号を発生する第2出力を有するデマルチプレキシング手段とを備え、コーディング部は、データ信号を受信するデータ処理手段と、データ処理手段に結合される第1入力を有し、情報信号を受信する第2入力を有しさらに第2符号化ビット流れを発生する出力を有するデータ処理手段とを備え、結合器はデータ再処理手段とデータ処理手段との間に配置され、もう1つの結合器はデマルチプレキシング手段の第2出力とマルチプレキシング手段の第2入力との間に配置されることを特徴とする。

【0011】デマルチプレキシング手段は、第1符号化ビット流れから、第2出力で発生される情報信号を、そして、第1符号化ビット流れから、第1入力で発生され、データ再処理手段によってデータ信号に変換される信号を選択する。マルチプレキシング手段は、第2入力に送られる情報信号を、第1入力に送られ、第2符号化ビット流れを形成するため、データ処理手段によりデータ信号を変換することにより得られる他の信号と組合せる。

【0012】本発明によるトランスコーディング装置の第2実施例において、データ再処理手段は、第2出力に結合される制御入力を備え、データ処理手段は第2入力に結合される制御入力を備えることを特徴とする。

【0013】制御入力を介し、データ再処理手段データ処理手段は情報信号を備える。

【0014】本発明によるトランスコーディング装置の第3実施例において、データ再処理手段はデコーディング手段と逆量子化手段とを備え、データ処理手段はもう1つの量子化手段とコーディング手段とを備えることを特徴とする。

【0015】このようなトランスコーディング装置によれば、第2符号化ビット流れは、第1符号化ビット流れと同じであるが低ビット率であるビデオ信号を表す。

【0016】本発明によるトランスコーディング装置の第4実施例において、データ再処理手段はフィードバックループに配置される逆変換手段と予測手段とを備え、データ処理手段は、もう1つの逆量子化手段と（もう1つの）逆変換手段とを内蔵するフィードバックループに配置される（もう1つの）変換手段と（もう1つの）予測手段とを備えることを特徴とする。

【0017】このようなトランスコーディング装置によれば、第2符号化ビット流れは、同じ標準であるが、ピクチャーサイズ、ピクチャー周波数またはピクチャー符号化手順等1つ以上の変型符号化パラメータによる、または第1符号化ビット流れ以外の標準によるビデオ信号を表す。

【0018】本発明によるトランスコーディング装置の第5実施例において、情報信号は量子化制御信号であり、第2出力は量子化制御信号出力で、第2入力は量子化制御信号入力であることを特徴とする。

50

【0019】この実施例において、情報信号は、デマルチプレキシング手段の量子化制御信号出力から制御入力を介しデータ再処理手段（逆量子化手段）に送られる量子化制御信号によって形成される。さらにまた、量子化信号は、任意に処理されて、たとえば、制御ユニットを介し、データ処理手段（量子化手段）の制御入力へ、そしてマルチプレキシング手段の量子化制御信号入力へ送られる。量子化制御信号はコーディング部へ送られるため、それはデータ信号から引き出されなくてよく、そのため多くの計算が必要であった。

【0020】本発明によるトランスコーディング装置の第6実施例において、情報信号はベクトル信号であり、第2出力はベクトル出力であり、第2入力はベクトル入力であることを特徴とする。

【0021】この実施例において、情報信号は、デマルチプレキシング手段のベクトル出力から制御入力を介しデータ再処理手段（予測手段）へ送られるベクトル信号により形成される。さらにまた、ベクトル信号は、任意に処理されて、たとえば、変換ユニットを介し、データ処理手段（もう1つの予測手段）の制御入力へ、またマルチプレキシング手段のベクトル入力へ送られる。この場合、ベクトル信号は、コーディング部へ送られるため、そこで完全に計算されなくてよい。

【0022】本発明によるトランスコーディング装置の第7実施例において、情報信号はモード信号であり、第2出力はモード出力であり、第2入力はモード入力であることを特徴とする。

【0023】この実施例において、情報信号は、デマルチプレキシング手段のモード出力から制御入力を介しデータ再処理手段（予測手段）へ送られるモード信号により形成される。さらにまた、モード信号は任意に処理されて、たとえば、変換・決定ユニットを介し、データ処理手段（もう1つの予測手段）の制御入力へまたマルチプレキシング手段のモード入力へ送られる。この場合、モード信号はコーディング部へ送られるため、そこで完全に計算されなくてもよい。

【0024】本発明によるトランスコーディング装置の第8実施例において、情報信号はベクトル信号とモード信号となり、第2出力はベクトル出力とモード出力となり、第2入力はベクトル入力とモード入力となりることを特徴とする。

【0025】この第8実施例は、第6と第7実施例の組合せである。

【0026】本発明によるトランスコーディング装置の第9実施例において、情報信号は量子化制御信号と、ベクトル信号とモード信号となり、第2出力は量子化制御信号出力と、ベクトル出力とモード出力となり、第2入力は量子化制御信号入力と、ベクトル入力とモード入力となりることを特徴とする。

【0027】この第9実施例は第5と第8実施例の組合

せである。

【0028】2つ以上の上記実施例を可能な方法で組合せてよいことは自明である。

【0029】引例：オランダ特許出願第9200499号（未公告）

オランダ特許出願第9201594号（未公告）
上記両オランダ特許出願は本願に引例として組み入れる。

【0030】

10 【実施例】本発明を、図面に示す実施例を参照して詳細に説明する。

【0031】図1に示すトランスコーディング装置すなわちトランスコーダは、破線16によって相互分離される、コーディング部1とコーディング部21とから構成される。コーディング部1はデマルチプレキシング手段すなわちデマルチプレクサー2と、データ再処理手段3とを備える。デマルチプレクサー2は、第1符号化ビット流れを受入れる入力4と、データ再処理手段3の入力に結合する第1入力5と、ベクトル信号を発生するベクトル出力6により構成される第2出力と、モード信号を発生するモード出力7と、量子化制御信号を発生する量子化制御信号出力8とを有する。データ再処理手段3は、入力が出力5に結合されるデコーディング手段すなわちVLD（可変長デコーダ）9と、入力がVLD9の出力に結合され制御入力が量子化制御信号出力8に結合される逆量子化手段10とを備える。さらに、データ再処理手段3は、入力が逆量子化手段10の出力に結合される逆変換手段11と、第1入力が変換手段11の出力に結合される組合せ装置12（付加回路）と、入力が組合せ装置12の出力に結合される記憶手段13と、入力が記憶手段13の出力に結合され出力が組合せ装置12の第2入力に結合され第1制御入力がベクトル出力6に結合され第2制御入力がモード出力7に結合される予測手段14とを備える。組合せ装置12はさらにデータ再処理手段3の出力15に結合される。

【0032】コーディング部21は、マルチプレキシング手段すなわちマルチプレクサー22とデータ処理手段23とを備える。マルチプレクサー22は、第2入力がベクトル信号を受信するベクトル入力26により構成されるデータ処理手段23の出力に結合する第1入力25と、モード信号を受信するモード入力27と、量子化制御信号を受信する量子化制御信号入力28と、第2符号化ビット流れを発生する出力24とを有する。データ処理手段23は、量子手段32と、入力が量子手段32の出力に結合され出力が入力25に結合されるコーディング手段すなわちVLC（可変長コード）33とを備える。さらに、データ処理手段23は、第1入力がデータ処理手段23の入力29に結合される組合せ装置30（減算回路）と、入力が組合せ装置30の出力に結合され出力が量子手段32の入力に結合される変換手段3

7

0と、入力が量子化手段32の出力に結合される逆量子化手段34と、入力が逆量子化手段34の出力に結合される逆変換手段35と、第1入力が逆変換手段35の出力に結合される組合せ装置36(付加回路)と、入力が組合せ装置36の出力に結合される記憶手段37と、入力が記憶手段37の出力に結合され出力が組合せ装置30の第2入力と組合せ装置36の第2入力とに結合され第1制御入力がベクトル入力26に結合され第2制御入力がモード入力27に結合される予測手段38とを備える。

【0033】出力15と入力29は結合器39を経て相互接続され、この結合器はもっとも簡単な形式ではスルー接続であり、さらに複雑な形式では、たとえば、当業者にとって周知のポストプロセッサまたは、たとえば、当業者にとって周知の一時および(または)空間コンバータである。ベクトル出力6とベクトル入力26はもう1つの結合器40を経て相互接続され、モード出力7とモード入力27はもう1つの結合器41を経て相互接続される。結合器40のもっとも簡単な形式はスルー接続であり、さらに複雑な形式では、たとえば当業者にとって周知な転換ユニット40であり、ベクトル出力6のベクトル信号は、たとえば、一方の標準から他方の標準への転換を可能にするため、ベクトル入力26の他のベクトル信号に変換され、ベクトル情報の精度および(または)範囲を調節を要することもある。また、異なるベクトル信号を組合せて1つのベクトル信号を形成しなければならない可能性もある。結合器41のもっとも簡単な形式はスルー接続であり、一方さらに複雑な形式は、たとえば、当業者にとって周知の転換・決定ユニット41であり、モード出力7のモード信号は、たとえば、一方の標準から他方の標準への変換を可能にするためモード入力27の他方のモード信号に変換される。対応して別のエンコーダでなさねばならないように、モード信号を再決定しなければならないこともある。一時および(または)空間コンバータ39が使用される場合、ベクトル情報および(または)モード情報は時間間隔ごとに大きくまたは小さい範囲に経済化され、変換ユニットおよび変換・決定ユニットは図1に示されない接続を経てコンバータ39により調節されねばならない。

【0034】もう1つの結合器としても考えられる制御ユニット17は、量子化制御信号を受信するため量子化制御信号出力8に結合される入力18と、第2符号化ビット流れを受入れるため出力24に結合される出力19と、もう1つの量子化制御信号を供給するため入力28と量子化手段32の制御入力と逆量子化手段34の制御入力とに結合される出力20とを備える。制御ユニット17はさらに一般に、可調節比、所謂入出力ビット率を設定する図1に示されないプレセット入力を有する。

【0035】図1に示すトランスクーダの作動は次のようである。マチルブレクサー2は入力4に第1符号化ビ

8

ット流れを受入れ、このビット流れは、出力5を経てVLD9に送られる信号と、ベクトル出力6を経て予測手段14の第1制御入力ともう1つの結合器(変換ユニット)40とに送られるベクトル信号と、モード出力7を経て予測手段14の第2制御入力ともう1つの結合器(変換・決定ユニット)41とに送られるモード信号と、量子化出力8を経て逆量子化手段10の制御入力と制御ユニット17の入力18とに送られる量子化制御信号とに分割される。VLD9は、たとえば表にもとづき10デコーディングを行い、その後逆量子化手段10は逆量子化を行い、逆変換手段11はたとえば逆個別コサイン変換で逆変換を行う。この方法で、特別のピクチャーの特別のピクチャー要素すなわち画素群と、その前のピクチャーの特別の画素群との差であるデータ信号が得られる。予測手段14(運動補償手段)と記憶手段13とを内蔵するフィードバックループによって、特別のピクチャーの特別の画素群が出力15にデータ信号として現れる。コーディング中連続ピクチャのピクチャー内容の移動を考慮すれば、これはベクトル信号および(または)モード信号に応答して予測手段14(運動補償手段)によって補償される。出力15から、このデータ信号は(なるべく一時および(または)空間コンバータ39を経てベクトル情報および(または)モード情報を経済化して)入力29に流れ、所定数のビットがピクチャー要素またはピクセルを形成する。記憶手段37の容量が占有されていないとすれば、第1画素群は、組合せ装置30を経て、変換手段31に達し、これが、たとえば、画素群について個別コサイン変換を行い、各周波数成分について関連係数が決定される。量子化手段32は得られた信号を量子化する。ついで量子化信号は、たとえば、平均して、入りワードよりも短い長さであるコードワードが発生される表にもとづいて VLC33により符号化され、マルチブレクサー22の入力25に送られる。その結果、この変換、量子化、符号化第1が画素群は符号化信号の第1部を形成する。変換・量子化された後、第1画素群は量子化手段34により逆量子化され、逆変換手段35により逆変換され、組合せ装置36を経て記憶手段37内の第1位置に記憶される。第2画素群は第1画素群と同じルートを横断し、同じ作動を行い、1つの完全なピクチャー(第1ピクチャー)のすべての画素群が記憶されるまで記憶手段37等の第2位置に記憶される。次の(第2の)ピクチャーの第1画素群が次に入力29に現れる。ここで、予測手段38(運動推定手段)は、図1に示されない入力29への接続にもとづき、コーディングの品質を改善するためピクチャーの可能な移動を予測(推定)する。同時に、前の(第1の)ピクチャーの第1画素群(の予測)は予測手段38を経て(第2)ピクチャーの第1画素群に送られ、組合せ装置30を経て符号化される。第2ピクチャーの第1画素群と第1ピクチャーの第1画素群との差がデータ処理手段23

に現れるため、コーディングはかなり能率的に進行する。予測手段38による連続ピクチャーのピクチャー内容の移動を考えると、効率をさらに高める。もちろん、ベクトルに代えて、他の予測方法にもとづいて決定される他の予測パラメータも伝達できる。

【0036】上記は、図1に示され、データ再処理手段3とデータ処理手段23を中心に構成される第1層についてのトランスクーダの作動である。ピラミッド状または層状コーディングとデコーディングのため、他の再処理手段と他のデータ処理手段を中心に構成される。図1に示されない第2層についての作動は原則として、上記引例と同じで包括的に説明される。

【0037】図1に示すトランスクーダによれば、第2符号化ビット流れは、第1符号化ビット流れと同じ標準によるが、ピクチャーサイズ、ピクチャ一周波数およびピクチャーコーディング手順等1つ以上の変型コーディング・パラメータに従い、または第1符号化ビット流れ以外の標準に従ったビデオ信号である。

【0038】従来のトランスクーダの場合、量子化制御信号出力8から量子化制御信号を受信する制御ユニット17の入力18はない。さらにまた、このような場合、他の結合器40、41は存在せず、各情報信号（量子化制御信号、ベクトル信号、モード信号）はコーディング部で再計算され、結合器39を経て搬送されるデータ信号は本質的に非符号化状のビデオ信号である。計算は前記データ信号にもとづいて行う。

【0039】情報信号はデコーディング部1からコーディング部21へ通るため、この信号はコーディング部21で計算される必要がなく、計算を経済化する。

【0040】本発明によるトランスクーダがリニア系と考れば、制御ユニット17のもっとも簡単な変型例は次のように作動する。（デコーディング部量子化）／（コーディング部量子化）＝（出データ）／（入データ）、（入データ+入情報）／（出データ+出情報）＝（可調節比）および（入情報）＝（出情報）となるのはほぼ事実であるため、すべてのパラメータは既知でありまたは（コーディング部量子化）と（出データ）を除きセットされねばならず、制御ユニットは前記等式にもとづいてこれら2つの既知パラメータを計算し、その後、コーディング部に一定の量子化制御信号が送られる。次の（部分的）コーディングが行われ、これが新たな出データとなり、これらは制御ユニット17にフィードバックされる。これがエラーを分析し、次の量子化制御信号の計算をさらに調整することになる。

【0041】図2に示されるトランスクーディング装置すなわちトランスクーダは、破線16により相互に分離されるデコーディング部1とコーディング部21とより構成される。デコーディング部1はデマルチブレキシング手段すなわちデマルチブレクサー2と、データ再処理手段3とを備える。デマルチブレクサー2は、第1符号

化ビット流れを受入れる入力4と、データ再処理手段3の入力に結合する第1出力5と、ベクトル信号を発生するベクトル出力6より構成される第2出力と、モード信号を発生するモード出力7と、量子化制御信号を発生する量子化制御信号出力8とを有する。データ再処理手段3は、入力が出力5に結合されるデコーディング手段すなわちVLD（可変長デコーダ）9と、入力がVLD9の出力に結合され制御入力が量子化制御信号出力8に結合され出力がデータ再処理手段3の出力15に結合される逆量子化手段10とを備える。

【0042】コーディング部21は、マルチブレキシング手段すなわちマルチブレクサー22とデータ処理手段23とを備える。マルチブレクサー22は、第2入力がベクトル信号を受信するベクトル入力26で構成される、データ処理手段23の出力に結合する第1入力25と、モード信号を受信するモード入力27と、量子化制御信号を受信する量子化制御信号入力28と、第2符号化ビット流れを発生する出力24とを有する。データ処理手段23は、入力がデータ処理手段32の入力29に結合され制御入力が量子化制御信号入力28に結合される量子化手段32と、入力が量子化手段32の出力に結合され出力が入力25に結合されるコーディング手段すなわちVLC（可変長コーダ）33とを備える。

【0043】出力15と入力29は、図2に示されず、この場合スルー接続である結合器39を経て相互接続される。ベクトル出力6とベクトル入力26は、図2に示されず、もう1つの結合器40を経て相互接続され、モード出力7とモード入力27はもう1つの結合器41を介して相互接続される。この場合、結合器40はスルー接続であり、結合器41は当業者に周知の変換・決定ユニット41であり、モード出力7のモード信号が、モード入力27の他のモード信号に変換されるのは、一方の標準から他方の標準への変換が必要でなくても、なお、対応して、別個のエンコーダでモード信号を再決定しなければならないこともあります、これらはすべてデータ処理手段23に左右されるためである。

【0044】また、もう1つの結合器として考えられる制御ユニット17は、量子化制御信号を受信する量子化制御信号出力8に結合される入力18と、第2符号化ビット流れを受入れる、出力24に結合される入力19と、もう1つの量子化制御信号を供給する、量子化手段32の量子化制御信号入力28と制御入力とに結合される出力20とを備える。制御ユニット17はさらに一般に、可調節比、所謂入出力ビット率を設定する。図2に示さないプレセッタ入力を有する。

【0045】図2に示すトランスクーダの作動は次のようにある。マルチブレクサー2は入力4に、第1符号化ビット流れを受入れ、このビット流れは、出力5を経てVLD9に送られる信号と、ベクトル出力6を経てコーディング部21に送られるベクトル信号と、モード出

力 7 を経てもう 1 つの結合器（変換・決定ユニット）4 1 に送られるモード信号と、量子化出力 8 を経て逆量子化手段 1 0 の制御入力と制御ユニット 1 7 の入力 1 8 とに送られる量子化制御信号とに分割される。VLD 9 は、例えば表にもとづいてデコーディングを行い、その後逆量子化手段 1 0 は逆量子化を行う。この方法で、特別のピクチャーの特別のピクチャー要素すなわち画素群と、その前のピクチャーの特別の画素群との差であるデータ信号を出力 1 5 で得られる。従って、前記データ信号はなお、逆変換手段の欠如の結果、ある変換領域内にあり、従って、なおある程度符号化されるビデオ信号を表す。出力 1 5 から前記データ信号は入力 2 9 に流れ、量子化手段 3 2 は前記データ信号を量子化する。量子化信号はついで、たとえば、平均して、入りワードより短い長さの新しいコードワードが発生される表にもとづいて、VLC 3 3 により符号化され、マルチブレクサー 2 2 の入力 2 5 に送られる。次に、この量子化・符号化信号は、マルチブレクサー 2 2 によって、制御ユニット 1 7 により計算される量子化制御信号と非修正ベクトル信号と任意調節モード信号と一緒に、第 2 符号化ビット流れに変換される。

【0046】このトランスコーダによれば、第 2 符号化ビット流れは、第 1 符号化ビット流れと同じ標準であるが低いビット率によりビデオ信号を示す。

【0047】図 1 に示すトランスコーダと比較して、もう 1 つの結合器 4 0 、すなわち変換ユニット 4 0 は図 2 に示すトランスコーダを欠いているのは、一方の標準から他の標準への変換を必要とせず、ベクトル情報の精度および（または）範囲の調節を必要とせずさらに、ビデオ信号を組合せて 1 つのベクトル信号を形成する必要がないので、ベクトル出力 6 からのベクトル信号はベクトル入力 2 6 の他のベクトル信号に変換されなくてもよいためである。しかし、もう 1 つの結合器 4 1 すなわち変換・決定ユニット 4 1 がなお図 2 に示すトランスコーダ

に存在するのは、同じ標準が保持されているのに、なおデータ処理手段 2 3 がモード変更を必要とするためであり、この場合、図 2 に示されない接続を経て、変換・決定ユニット 4 1 を駆動する。

【図面の簡単な説明】

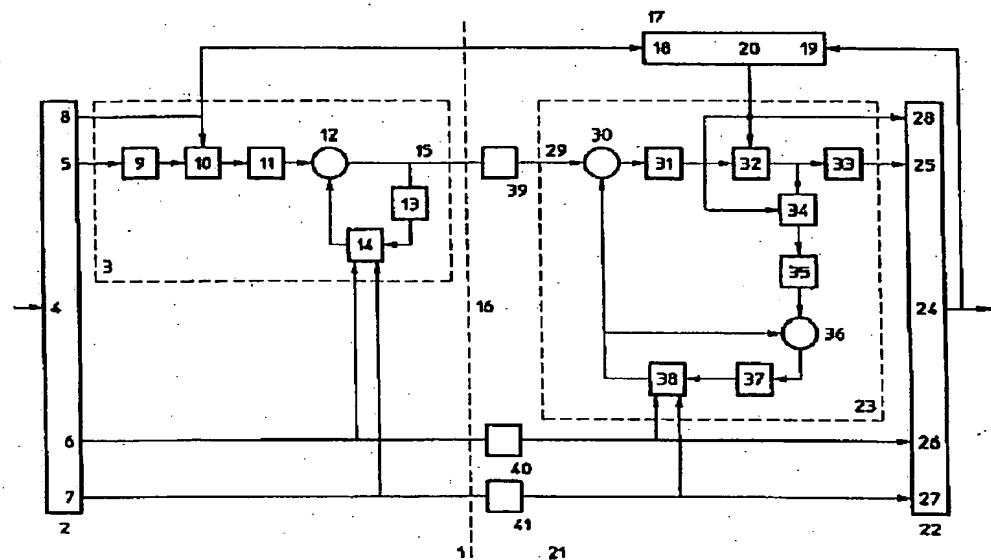
【図 1】本発明によるトランスコーディング装置のより複雑な例を示す。

【図 2】本発明によるトランスコーディング装置の複雑さの少ない例を示す。

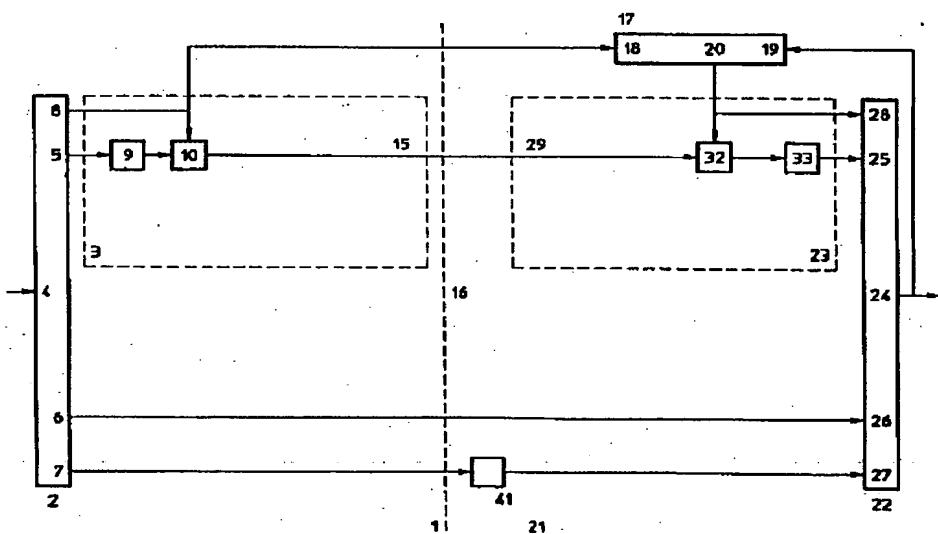
10 【符号の説明】

- | | |
|------------|-------------------|
| 1 | デコーディング部 |
| 2 | デマルチブレクサー |
| 3 | データ再処理手段 |
| 4, 18, 29 | 入力 |
| 5 | 第 1 出力 |
| 6 | ベクトル出力 |
| 7, 27 | モード出力 |
| 8 | 量子化制御信号出力 |
| 9 | 可変長デコーダ VLD |
| 20 | 10, 32, 34 逆量子化手段 |
| 11, 35 | 逆変換手段 |
| 13, 37 | 記憶手段 |
| 14, 38 | 予測手段 |
| 15, 19, 24 | 出力 |
| 17 | 制御装置 |
| 21 | デコーディング部 |
| 22 | マルチブレクサー |
| 23 | データ処理手段 |
| 25 | 第 1 入力 |
| 30 | 28 量子化制御信号入力 |
| 31 | 変換手段 |
| 39, 41 | 結合器 |
| 40 | 転換ユニット |

【図 1】



【図 2】



フロントページの続き

(72)発明者 ヨハネス フランシスカス アロイシアス
コベルマンス
オランダ国 2582 ピース ザ ハ
ーグ フレデリック ヘンドリッククラーン
57 ピー

(72)発明者 アリアン コスター
オランダ国 2643 エイジー ミュー
ドレクト ターコイズ 37
(72)発明者 ドルフ アルバート シンケル
オランダ国 2182 ゼットジー ヒレ
ゴム エス ストリューベルスプランツ
ン 25